Notas de Simulación: ***Con MUESTREO SyH TODO***

* Vmax:
* Fin:
* Fs:
* DC:
* Potencia in:
* Potencia Out:

Que Simulaciones Hacer:

1. Entrar con A\*sin(2\*pi\*15k\*t) (ver armónicos del oscilador si se puede), Medir salida FAA, salida de la Llave y a la salida de FR. Si se puede superponer, entrada, cuadrada y salida. Medir potencia!!! y si se puede ver espectro a la señal de salida. Opcional: Anotar THD.
   1. Vmax:
   2. Fin:
   3. Fs:
   4. DC:
   5. Potencia in:
   6. Potencia Out:
   7. THD:0
      1. Lista de scopes:
      2. a
      3. b
      4. c
      5. d
      6. e
      7. f
      8. g
2. Entrar con A\*sin(2\*pi\***Fd**\*t) (ver armónicos del oscilador si se puede). **Fd<40kHz**. **Fs idealmente 150kHz.** Medir salida FAA, salida de la Llave y a la salida de FR. Si se puede superponer, entrada, cuadrada y salida. Medir potencia!!! y si se puede ver espectro a la señal de salida. Opcional: Anotar THD.
   1. Vmax:
   2. Fin:
   3. Fs:
   4. DC:
   5. Potencia in:
   6. Potencia Out:
   7. THD:
      1. Lista de scopes:
      2. a
      3. b
      4. c
      5. d
      6. e
      7. f
      8. g
3. Entrar con A\*sin(2\*pi\***Fg**\*t) (ver armónicos del oscilador si se puede). **Fg=idealmente 150kHz. Fs defino en el momento. Por lo menos 300kHz (pero ver si aguanta el circuito).** Medir salida FAA, salida de la Llave y a la salida de FR. Si se puede superponer, entrada, cuadrada y salida. Medir potencia!!! y si se puede ver espectro a la señal de salida. Opcional: Anotar THD.
   1. Vmax:
   2. Fin:
   3. Fs:
   4. DC:
   5. Potencia in:
   6. Potencia Out:
   7. THD:
      1. Lista de scopes:
      2. a
      3. b
      4. c
      5. d
      6. e
      7. f
      8. g
4. Entrar con A\*sin(2\*pi\***Fl**\*t) (ver armónicos del oscilador si se puede). **Fi=Fs con ambas <75kHz. defino en el momento. Por lo menos 300kHz (pero ver si aguanta el circuito).** Medir salida FAA, salida de la Llave y a la salida de FR. Si se puede superponer, entrada, cuadrada y salida. Medir potencia!!! y si se puede ver espectro a la señal de salida. Opcional: Anotar THD. **Se debe justificar matemáticamente**
   1. Vmax:
   2. Fin:
   3. Fs:
   4. DC:
   5. Potencia in:
   6. Potencia Out:
   7. THD:
      1. Lista de scopes:
      2. a
      3. b
      4. c
      5. d
      6. e
      7. f
      8. g